

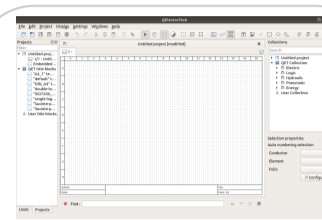
Turinys

- [Pagrindai](#) ▼
- [Sąsaja](#) ▼
- [Parinktys](#) ▼
- [Projektas](#) ▼
- [Folio](#) ▼
- [Elementas](#) ▼
- [Dirigentas](#) ▼
- [Schema](#) ▼
- [Piešimas](#) ▼
- [Ataskaitos](#) ▼
- [Eksportuoti ir spausdinti priedas](#) ▼

QElectroTech dokumentacija



Pagrindai



Sąsaja



Parinktys



Projektas



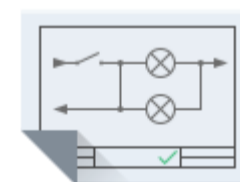
Folio



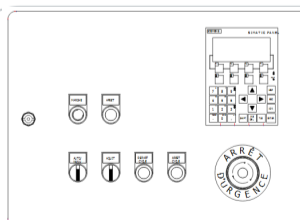
Elementas



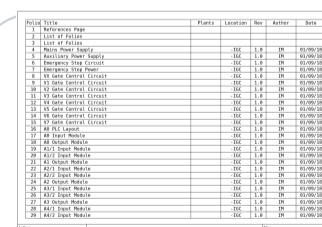
Dirigentas



Schema



Piešimas



Ataskaitos



[Eksportuoti ir
spausdinti](#)[priedas](#)

čia yra pdf versija [pdf](#)

© Autorių teisės 2020, „QElectroTech“ komanda.

Sukurta [Sphinx](#) 2.4.0 naudojant [sphinxbootstrap4theme](#) 0.6.0.

[Atgal į viršų](#)